特集2

ワイヤレス通信の効率を高める信号処理回路設計

アダプティブ・アレイ・アンテナの基礎からFPGAによる回路設計まで

アダプティブ・アレイ・アンテナは，複数のアンテナ素子が送受信する信号の振幅や位相を制御することで，所望の方向に指向性を持たせています．その際に，いわゆる空間信号処理を行っています．本特集では，ワイヤレス通信の動向に触れたあと，受信感度向上のための信号処理回路の設計事例を紹介します．

特集執筆：Minseok Kim